

NOTAS DE CIERRE*

José Enrique Alvarez Estrada

Translated By:

José Enrique Alvarez Estrada

Based on *Memory - Closing Notes*[†] by

Charles Severance

Kevin Dowd

This work is produced by OpenStax-CNX and licensed under the
Creative Commons Attribution License 3.0[‡]

Se dice que la computadora del futuro será un buen sistema de memoria, que simplemente traiga conectada una CPU. Para que los sistemas de microprocesadores de alto rendimiento tomen el relevo como *los* motores de cómputo de alto rendimiento, el problema de un sistema de memoria basado en cache que usa DRAM para su memoria principal debe solucionarse. Hay muchos esfuerzos en desarrollo de arquitecturas y tecnologías, para transformar las memorias de las estaciones de trabajo y computadoras personales, y darles capacidades como las memorias de las supercomputadoras.

Conforme la velocidad de la CPU se incremente más rápido que la de la memoria, usted necesitará de las técnicas de este libro. Además, conforme se mueva hacia los procesadores múltiples, los problemas no mejorarán; usualmente se volverán peores. Con muchos procesadores constantemente hambrientos por más datos, un subsistema de memoria puede volverse extremadamente tenso.

Con sólo un poco de habilidad, a menudo podemos reestructurar los accesos a memoria, de forma tal que aprovechen las fortalezas de su sistema de memoria, en vez de sus debilidades.

*Version 1.1: Mar 22, 2011 8:50 pm -0500

†<http://cnx.org/content/m32690/1.3/>

‡<http://creativecommons.org/licenses/by/3.0/>